

簡介:

FP527是一顆由CMOS製程生產可預燒內碼的編碼IC內碼共有20個位元可預燒100萬組內碼組合降低使用上內碼重覆之機率。

功能簡述:

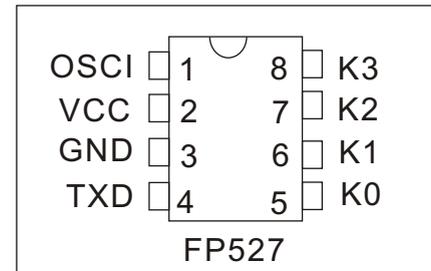
CMOS製程。

低靜態電流 $< 1.0\mu\text{A}$ 。

工作電壓 $V_{cc} = 3.0\text{V} \sim 12\text{V}$ 。

四個按鍵組合輸入腳。

內含振盪線路。

腳位圖:

腳位功能說明:

Symbol	Description	Pin	I / O
OSCI	振盪線路輸入腳按電阻至電源。	1	I
Vcc	電源正端	2	
GND	電源負端	3	
TXD	串列資料輸出腳。	4	O
K0	按鍵輸入腳K0內含接地 阻。	5	I
K1	K1	6	I
K2	K2	7	I
K3	K3	8	I

基本電氣特性:

Parameter	Conditions	Symbol	Min.	Typ.	Max.	Unit
Operating Voltage		Vcc	3	5	12	V
Stand by Current	Vcc = 12V, OSC stop K1 ~ K3 = Low Output Unloaded	I _{sb}		1.0	3.0	uA
Operating Current	Vcc = 12V	I _{op}		0.5	1.0	mA
Source Current	Vcc = 12V, V _{oh} = 6V	I _{oh}	3			mA
Sink Current	Vcc = 12V, V _{ol} = 6V	I _{ol}	3			mA
Operating Freq		F _{op}		80K		Hz

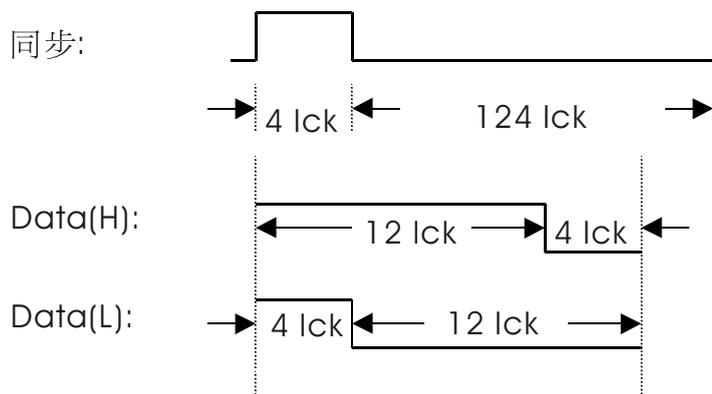
Absolute Maximum Ratings

Symbol	Parameter	Conditions	Rating	Unit
Vcc	Supply Voltage		-0.3 ~ 13	V
V _i	Input Voltage		-0.3 ~ Vcc + 0.3	V
V _o	Output Voltage		-0.3 ~ Vcc + 0.3	V
T _{st}	Storage Temp		-40 ~ 125	
T _{op}	Operating Temp		-20 ~ 70	
P _{dis}	Max. Power Dissp	Vcc = 12V	300	mW

串列資料輸出格式描述：

資料格式：

同 步	內碼C0~C19 (一百萬組)	D0	D1	D2	D3
-----	-----------------	----	----	----	----



定義：1 lck=8個 OSC clock

K0~K3按鍵組合表:

K3	K2	K1	K0	D3	D2	D1	D0
0	0	0	1	0	0	0	1
0	0	1	0	0	0	1	1
0	0	1	1	0	0	1	0
0	1	0	0	1	1	0	0
0	1	0	1	1	1	0	1
0	1	1	0	1	1	1	1
0	1	1	1	1	1	1	0
1	0	0	0	1	1	1	1