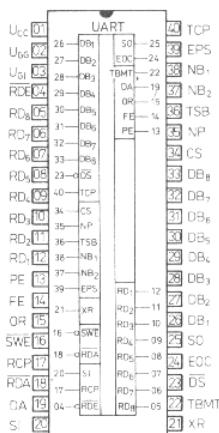


UNIVERZÁLNÍ ASYNCHRONNÍ PŘIJÍMAČ –
VYSÍLAČ (UART), URČENÝ PRO SOUČASNOU
PŘEMĚNU SÉRIOVÉ POSTUPNOSTI BITŮ
DO PARALELNÍHO FORMÁTU A PARALELNÍHO
FORMÁTU ZNAKU NA SÉRIOVOU POSTUPNOST
BITŮ VE VÝPOČETNÍ TECHNICE, V OBORU
PRENOŠU DAT APOD.

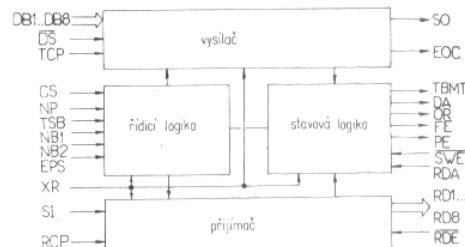
PŘEVOD JE ASYNCHRONNÍ, ZAČÁTEK SÉRIOVÉ
POSTUPNOSTI ÚDAJOVÝCH BITŮ JE DÁN
BITEM START, ZA ÚDAJOVÝMI BITY NÁSLEDUJE
BIT STOP, KTERÝ OZNAČUJE KONEC
POSTUPNOSTI. VŠECHNY VSTUPY A VÝSTUPY
JSOU SLUČITELNÉ S OBVODY TTL.

Pouzdro: MH1012 IO-20
MH1012C IO-20/C

ZAPOJENÍ VÝVODŮ
(pohled shora)



FUNKČNÍ BLOKOVÉ ZAPOJENÍ



MEZNÍ HODNOTY:

	min.	max.	V
U _{CC} — U _{GG}	+0,3	-20	V
U _{CC} — U _{GI}	+0,3	-10	V
θ _a	0	+70	°C

1) Rozdíl mezi U_{CC} a napětím ostatních vývodů (GI, vstupů a výstupů v neaktivním stavu).

CHARAKTERISTICKÉ ÚDAJE:

U_{CC} = 4,75 ... 5,2 V, U_{GG} = -11,5 ... -12,5 V,
U_{GI} = 0 V, θ_a = 0 °C ... +70 °C

Vstupní proud?

U_I = 0,8 V U_I ≤ 1,6 mA

Vstupní napětí – úroveň L U_{IL} ≤ 0,8 V

Vstupní napětí – úroveň H U_{IH} ≥ 3,5 V

Vstupní kapacita

U_I = U_{CC}; f = 1 MHz C_I ≤ 10 pF

Výstupní proud?

U_O = U_{GI} + U_{CC} I_O ≤ 10 μA

Výstupní napětí – úroveň L

I_{OL} = 1,6 mA U_{OL} ≤ 0,4 V

Výstupní napětí – úroveň H

I_{OH} = 0,1 mA U_{OH} ≥ 4,0 V

Příkon ze zdroje U_{CC}

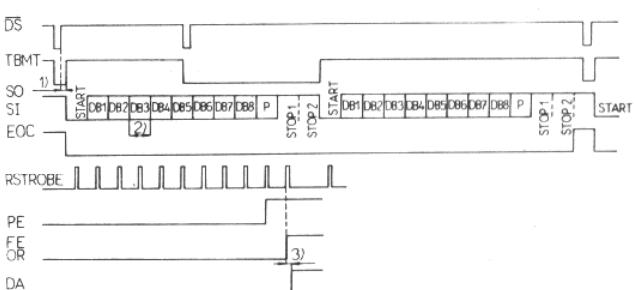
I_{CC} 18 mA

Příkon ze zdroje U_{GG}

I_{GG} 14 mA

Šumová imunita

U_N 1 V



Časové průběhy některých signálů vysílače a přijímače obvodu MHB1012.

1. Bit START se spouští týlovou hranou prvého hodinového impulu po skončení DS.

2. Doba jednoho bitu se rovná 16 periodám hodinových impulsů.

3. Signál DA je zpožděn o jeden hodinový impuls za vybíracím impulsem R STROBE. Vnitřní signál R STROBE je odvozen od hodinových impulsů RCP.

DYNAMICKE HODNOTY: U_{CC} = +5 V, U_{GG} = -12 V, U_{GI} = 0 V, θ_a = +25 °C

Kmitočet hodinových impulsů	f _{TCP}	0 ... 320	kHz
	t _{RCP}	≥ 1,5	μs
Trvání impulsu XR	t _{WXR}	≥ 1,0	μs
DS	t _{WDS}	≥ 0,25	μs
CS	t _{WCS}	≥ 0,25	μs
RDE	t _{WRDE}	≥ 0,5	μs
SWE	t _{WSWE}	≥ 0,5	μs
RDA	t _{WRDA}	≥ 1,0	μs

Předstih a přesah vstupů

DB₁ ... DB₈, NB₁, NB₂, NP,
EPS, TSB vůči DS, příp. CS

t_{setup}

t_{hold}

Zpoždění výstupů?

RD₁ ... RD₈, TBMT, DA, FE,
DR, PE vůči RDE, příp. SWE

t_{PLH}

t_{PHL}

≥ 0,5

μs

2) Proud vestavěného odporu mezi vstupem a U_{CC}.

3) Výstup v neaktivním stavu.

4) C_L = 20 pF, zátěž jedno hradlo TTL.